

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение высшего образования
«Московский авиационный институт
(национальный исследовательский университет)»

УТВЕРЖДАЮ
Проректор по учебной работе

_____ Козорез Д.А.
“26” июня 2019

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (000134347)
Микропроцессорные средства

(указывается наименование дисциплины по учебному плану)

Направление подготовки 09.03.01 Информатика и вычислительная техника

Квалификации выпускника Бакалавр

Профиль подготовки Автоматизированные системы обработки информации и управления

Форма обучения очная
(очно, очно-заочное, заочное)

Выпускающая кафедра МСиИТ

Обеспечивающая кафедра МСиИТ

Кафедра-разработчик рабочей программы МСиИТ

Семестр	З.Е.	Трудоемкость, час.	Лекций, час.	Практич. занятий, час.	Лаборат. работ, час.	СРС, час.	Экзаменов, час.	Форма промежуточ- ного контроля
4	6	216	48	0	48	120	0	Зо
Итого	6	216	48	0	48	120	0	

Москва
2019

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Разделы рабочей программы

1. Цели освоения дисциплины. Перечень планируемых результатов обучения.
2. Место дисциплины в структуре образовательной программы.
3. Структура и содержание дисциплины.
4. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине.
5. Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине.
6. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины.
7. Перечень ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины.
8. Методические указания для обучающихся по освоению дисциплины.
9. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине.
10. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине.

Приложения к рабочей программе дисциплины

Приложение 1. Аннотация рабочей программы

Приложение 2. Прикрепленные файлы

Программа составлена в соответствии с требованиями СУОС МАИ, разработанного на основе модифицированных ФГОС ВО (3++) по направлению 09.03.01 Информатика и вычислительная техника

Авторы программы:

Уханова А.М.

Заведующий обеспечивающей кафедрой

МСиИТ

Программа одобрена:

Заведующий выпускающей кафедрой

МСиИТ

Директор выпускающего филиала

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ КОМПЕТЕНЦИЙ И РЕЗУЛЬТАТОВ ОБУЧЕНИЯ.

Целью освоения дисциплины Микропроцессорные средства является достижение следующих результатов освоения(РО):

N	Шифр	Результат обучения

Перечисленные РО являются этапом формирования следующих компетенций:

N	Шифр	Компетенция

Индикаторы достижения компетенций, служащие для проверки сформированности части соответствующей компетенции:

N	Шифр	Индикатор компетенций

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ.

Дисциплина Микропроцессорные средства является предшествующей и последующей для следующих дисциплин:

N	Предшествующие дисциплины	Последующие дисциплины

3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 6 зачетных(ые) единиц(ы), 216 часа(ов).

Модуль	Раздел	Лекции	Практич. занятия	Лаборат. работы	СРС	Всего часов	Всего с экзаменами и курсовыми
Микропроцессорные средства (4 семестр).	Основные положения курса.	2	0	0	6	8	216
	Общие вопросы микропроцессорной техники.	8	0	4	16	28	
	Структурная схема микропроцессорных систем, их состав и основные характеристики.	10	0	0	18	28	
	Цифровой сигнальный процессор.	12	0	12	30	54	
	Программирование микропроцессора.	8	0	32	38	78	
	Арифметические основы DSP.	8	0	0	12	20	
Всего		48	0	48	120	216	216

3.1. Лекции

№ п/п	Раздел дисциплины	Объем, часов	Тема лекции
1	1.1. Основные положения курса.	2	Основные положения курса.
2	1.2. Общие вопросы микропроцессорной техники.	4	Общие вопросы микропроцессорной техники.
3	1.2. Общие вопросы микропроцессорной техники.	4	Общие вопросы микропроцессорной техники.
4	1.3. Структурная схема микропроцессорных систем, их состав и основные характеристики.	2	Структурная схема микропроцессорных систем, их состав и основные характеристики.
5	1.3. Структурная схема микропроцессорных систем, их состав и основные характеристики.	4	Структурная схема микропроцессорных систем, их состав и основные характеристики.
6	1.3. Структурная схема микропроцессорных систем, их состав и основные характеристики.	4	Структурная схема микропроцессорных систем, их состав и основные характеристики.
7	1.4. Цифровой сигнальный процессор.	4	Цифровой сигнальный процессор.
8	1.4. Цифровой сигнальный процессор.	4	Цифровой сигнальный процессор.
9	1.4. Цифровой сигнальный процессор.	4	Цифровой сигнальный процессор.
10	1.5. Программирование микропроцессора.	4	Программирование микропроцессора.
11	1.5. Программирование микропроцессора.	4	Программирование микропроцессора.
12	1.6. Арифметические основы DSP.	4	Арифметические основы DSP.
13	1.6. Арифметические основы DSP.	4	Арифметические основы DSP.
Итого:		48	

3.2. Содержание лекций.

1.1.1. Основные положения курса. (АЗ: 2, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Основные термины и определения. Содержание курса и его место в обучении. Предоставляемое методическое и программное обеспечение. Необходимый уровень знания пройденных дисциплин. Порядок работы на занятиях. Форма отчетности. Текущая оценка знаний. Критерии оценки знаний для зачета.

1.2.1. Общие вопросы микропроцессорной техники. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Построение цифровых устройств на основе микропроцессоров. Основные термины микропроцессорной техники. Структурная организация микро-ЭВМ (МПС). Организация памяти. Устройство ввода-вывода. Алгоритм выполнения команды в МПС. Общая структура центрального процессора (МП). Способы обмена информацией в микропроцессорной системе. Программно-управляемый ввод/вывод. Организация прерываний в микроЭВМ. Организация прямого доступа к памяти. Типы архитектур. Основные характеристики микропроцессоров и микро-ЭВМ.

1.2.2. Общие вопросы микропроцессорной техники. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Построение цифровых устройств на основе микропроцессоров. Основные термины микропроцессорной техники. Структурная организация микро-ЭВМ (МПС). Организация памяти. Устройство ввода-вывода. Алгоритм выполнения команды в МПС. Общая структура центрального процессора (МП). Способы обмена информацией в микропроцессорной системе. Программно-управляемый ввод/вывод. Организация прерываний в микроЭВМ. Организация прямого доступа к памяти. Типы архитектур. Основные характеристики микропроцессоров и микро-ЭВМ.

1.3.1. Структурная схема микропроцессорных систем, их состав и основные характеристики. (АЗ: 2, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Системная магистраль, назначение магистрали, изолированная и мультиплицированная магистраль, последовательная и параллельная шина. Микропроцессор и его производительность: разрядность, архитектура, система команд, тактовая частота, потребление энергии. Типы памяти – ПЗУ, ОЗУ, архитектура построения памяти, современные применяемые типы памяти и их характеристики (масочная, EEPROM, FLASH). Разделение систем на микропроцессорные и микроконтроллерные.

1.3.2. Структурная схема микропроцессорных систем, их состав и основные характеристики. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Системная магистраль, назначение магистрали, изолированная и мультиплицированная магистраль, последовательная и параллельная шина. Микропроцессор и его производительность: разрядность, архитектура, система команд, тактовая частота, потребление энергии. Типы памяти – ПЗУ, ОЗУ, архитектура построения памяти, современные применяемые типы памяти и их характеристики (масочная, EEPROM, FLASH). Разделение систем на микропроцессорные и микроконтроллерные.

1.3.3. Структурная схема микропроцессорных систем, их состав и основные характеристики. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Системная магистраль, назначение магистрали, изолированная и мультиплицированная магистраль, последовательная и параллельная шина. Микропроцессор и его производительность: разрядность, архитектура, система команд, тактовая частота, потребление энергии. Типы памяти – ПЗУ, ОЗУ, архитектура построения памяти, современные применяемые типы памяти и их характеристики (масочная, EEPROM, FLASH). Разделение систем на микропроцессорные и микроконтроллерные.

1.4.1. Цифровой сигнальный процессор. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Архитектура DSP. структурная схема ядра. Основные элементы ядра. Преобразование разрядности чисел. Регистры сдвига. Команды загрузки аккумулятора знаковым/беззнаковым числом. Сохранение значения аккумулятора. Блок перемножения. Способы адресации памяти – непосредственная, косвенная, прямая. Примеры перемещения массивов значений памяти.

1.4.2. Цифровой сигнальный процессор. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Архитектура DSP. структурная схема ядра. Основные элементы ядра. Преобразование разрядности чисел. Регистры сдвига. Команды загрузки аккумулятора знаковым/беззнаковым числом. Сохранение значения аккумулятора. Блок перемножения. Способы адресации памяти – непосредственная, косвенная, прямая. Примеры перемещения массивов значений памяти.

1.4.3. Цифровой сигнальный процессор. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Архитектура DSP. структурная схема ядра. Основные элементы ядра. Преобразование разрядности чисел. Регистры сдвига. Команды загрузки аккумулятора знаковым/беззнаковым числом. Сохранение значения аккумулятора. Блок перемножения. Способы адресации памяти – непосредственная, косвенная, прямая. Примеры перемещения массивов значений памяти.

1.5.1. Программирование микропроцессора. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Формат ассемблерных команд. Система команд микроконтроллера. Общие сведения о системе команд. Группа команд передачи данных. Группа команд арифметических операций. Группа команд логических операций. Группа команд операций с битами. Группа команд передачи управления.

1.5.2. Программирование микропроцессора. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Формат ассемблерных команд. Система команд микроконтроллера. Общие сведения о системе команд. Группа команд передачи данных. Группа команд арифметических операций. Группа команд логических операций. Группа команд операций с битами. Группа команд передачи управления.

1.6.1. Арифметические основы DSP. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Позиционные системы счисления. Арифметика двоичных чисел. Сложение. Двоичное вычитание. Двоичные числа в дополнительном коде. Умножение. Деление. Двоично-десятичная система представления чисел. Арифметика повышенной точности. Представление чисел в форматах с фиксированной и плавающей точками. Представление чисел в формате с фиксированной и плавающей точкой.

1.6.2. Арифметические основы DSP. (АЗ: 4, СРС: 6)

Тип лекции: Информационная лекция

Форма организации: Лекция

Описание: Позиционные системы счисления. Арифметика двоичных чисел. Сложение. Двоичное вычитание. Двоичные числа в дополнительном коде. Умножение. Деление. Двоично-десятичная система представления чисел. Арифметика повышенной точности. Представление чисел в форматах с фиксированной и плавающей точками. Представление чисел в формате с фиксированной и плавающей точкой.

3.3. Практические занятия

Не предусмотрено учебным планом.

3.4. Содержание практических занятий

3.5. Лабораторные работы

№ п/п	Раздел дисциплины	Наименование лабораторной работы	Объем, часов
1	1.2. Общие вопросы микропроцессорной техники.	Технология использования основных функций на языке ассемблер. Технология использования основных функций на языке СИ в интегрированной среде.	4
2	1.4. Цифровой сигнальный процессор.	Архитектура и программная модель микропроцессора.	4
3	1.4. Цифровой сигнальный процессор.	Архитектура и программная модель микропроцессора.	4
4	1.4. Цифровой сигнальный процессор.	Архитектура и программная модель микропроцессора.	4
5	1.5. Программирование микропроцессора.	Реализация логических контроллеров и дискретных автоматов на языке ассемблер.	4
6	1.5. Программирование микропроцессора.	Реализация логических контроллеров и дискретных автоматов на языке ассемблер.	4
7	1.5. Программирование микропроцессора.	Реализация логических контроллеров и дискретных автоматов на языке ассемблер.	4
8	1.5. Программирование микропроцессора.	Реализация логических контроллеров и дискретных автоматов на языке ассемблер.	4
9	1.5. Программирование микропроцессора.	Изучение знаковой и беззнаковой целочисленной арифметики.	4
10	1.5. Программирование микропроцессора.	Изучение знаковой и беззнаковой целочисленной арифметики.	4
11	1.5. Программирование микропроцессора.	Изучение знаковой и беззнаковой	4

	ирование микропроцессора.	целочисленной арифметики.	
12	1.5.Программирование микропроцессора.	Изучение знаковой и беззнаковой целочисленной арифметики.	4
Итого:			48

3.6.Содержание лабораторных работ

1.2.1. Технология использования основных функций на языке ассемблер. Технология использования основных функций на языке СИ в интегрированной среде. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.4.1. Архитектура и программная модель микропроцессора. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.4.2. Архитектура и программная модель микропроцессора. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.4.3. Архитектура и программная модель микропроцессора. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.5.1. Реализация логических контроллеров и дискретных автоматов на языке ассемблер. (А3: 4, СРС: 2)

Форма организации: Лабораторная работа

1.5.2. Реализация логических контроллеров и дискретных автоматов на языке ассемблер. (А3: 4, СРС: 2)

Форма организации: Лабораторная работа

1.5.3. Реализация логических контроллеров и дискретных автоматов на языке ассемблер. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.5.4. Реализация логических контроллеров и дискретных автоматов на языке ассемблер. (А3: 4, СРС: 4)

Форма организации: Лабораторная работа

1.5.5. Изучение знаковой и беззнаковой целочисленной арифметики. (АЗ: 4, СРС: 2)

Форма организации: Лабораторная работа

1.5.6. Изучение знаковой и беззнаковой целочисленной арифметики. (АЗ: 4, СРС: 4)

Форма организации: Лабораторная работа

1.5.7. Изучение знаковой и беззнаковой целочисленной арифметики. (АЗ: 4, СРС: 4)

Форма организации: Лабораторная работа

1.5.8. Изучение знаковой и беззнаковой целочисленной арифметики. (АЗ: 4, СРС: 4)

Форма организации: Лабораторная работа

3.7. Курсовые работы и проекты по дисциплине

3.8. Промежуточная аттестация

1.

Прикрепленные файлы: Билеты Микропроцессорные средства.docx

4. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

1. Основная и дополнительная литература по дисциплине
2. Ресурсы информационно-телекоммуникационной сети «Интернет».
3. Ресурсы научно-технической библиотеки МАИ.
4. Информационные стенды кафедры.

5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕДЕНИЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

Описание показателей, критерии оценивания компетенций и описание шкал оценивания осуществляются в соответствии с Положением о балльно-рейтинговой системе оценки результатов обучения студентов по дисциплине (Приказ №42 от 04.04.2014 «Об утверждении положения «Рейтинг по дисциплине»).

Для оценивания интегрированных и практико-ориентированных заданий обучающихся используются следующие критерии по 100-балльной шкале:

1. Формулирование представленной информации в виде проблемы;
2. Предложение способа решения проблемы;

3. Обоснование способа решения проблемы;
4. Демонстрация способа решения проблемы.

Оценивание осуществляется по следующей шкале:

100-балльная шкала	Результат освоения
менее 40	Критерий не сформирован
41-70	Критерий четко не выражен
71-100	Критерий выражен четко

Для оценивания ситуационных заданий используется следующая шкала:

100-балльная шкала	Результат освоения
менее 30	обучающийся не может сформулировать проблему, представленную в задании
31-50	обучающийся формулирует поставленную задачу, у него сформированы изолированные знания и умения, однако отсутствуют интегрированные понятия и навыки, в результате чего допущены ошибки в решении и задание не выполнено
51-80	задание выполнено, обучающийся применяет знания для решения поставленной проблемы, однако не сформированы компетенции, вследствие чего обучающийся испытывает затруднения в демонстрации способов решения задачи
81-100	задание выполнено как в теоретическом, так и в практическом плане, обучающийся легко демонстрирует свою компетентность по данному вопросу

Фонды оценочных средств, позволяющие оценить результаты обучения, включают в себя:

- вопросы к промежуточной аттестации.

Перечень компетенций и этапы их формирования приведены в следующей таблице:

N	Шифр	Компетенция	Этапы формирования компетенции

Вопросы к промежуточной аттестации

«Микропроцессорные средства»

1. Зачет с оценкой (4 семестр)

Прикрепленные файлы: Билеты Микропроцессорные средства.docx

6. ПЕРЕЧЕНЬ ОСНОВНОЙ И ДОПОЛНИТЕЛЬНОЙ УЧЕБНОЙ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

а) основная литература:

1. Яшин В.М. Информатика: аппаратные средства персонального компьютера: Учебное пособие / В.М. Яшин. - М.: ИНФРА-М, 2011. - 254 с. [Электронный ресурс]: Режим доступа: <http://znanium.com/catalog.php?bookinfo=260728>
2. Славинский А.К. Электротехника с основами электроники: учебное пособие / А.К. Славинский, И.С. Туревский. - М.: ИД ФОРУМ: НИЦ Инфра-М, 2013. - 448 с. [Электронный ресурс]: Режим доступа: <http://znanium.com/catalog.php?bookinfo=365161>

б) дополнительная литература:

7. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО-ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ «ИНТЕРНЕТ», НЕОБХОДИМЫХ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Для обеспечения образовательного процесса по дисциплине обучающимся предоставляется возможность круглосуточного дистанционного индивидуального доступа к электронным библиотечным системам из любой точки, в которой имеется доступ к сети «Интернет».

Наименование ресурса	Интернет-ссылка на ресурс
"ZNANIUM.COM"	
Электронная библиотечная система "ZNANIUM.COM".	http://znanium.com
ООО "Издательство Лань"	
Электронная библиотечная система ООО "Издательство Лань".	e.lanbook.com
ООО "Электронное издательство ЮРАЙТ"	
Электронная библиотечная система ЮРАЙТ. ЭБС "Легендарные книги"	http://biblio-online.ru , https://biblio-online.ru/catalog/legendary
Электронная библиотека МАИ	
Электронная библиотека МАИ (собственность МАИ).	http://elibrary.mai.ru/MegaPro2/Web
Электронная библиотека Консорциума аэрокосмических вузов России	
Электронная библиотека Консорциума аэрокосмических вузов России.	http://elsau.ru
Библиотека РФФИ	

Библиотека РФФИ	http://www.rfbr.ru/rffi/ru/library
Единое окно доступа к образовательным ресурсам	
Единое окно доступа к образовательным ресурсам	http://window.edu.ru/
Polpred.com	
Polpred.com. Обзор СМИ	http://polpred.com
ООО "РУНЭБ"	
Электронная библиотечная система eLIBRARY.	http://elibrary.ru
ООО "Национальный цифровой ресурс "Рукопт"	
ООО "Национальный цифровой ресурс "Рукопт".	http://text.rucont.ru
ООО "ИВИС"	
ООО "ИВИС".	http://ivis.ru
ООО "Интегратор авторского права"	
ООО "Интегратор авторского права" IQlib.	http://www.iqlib.ru/
ФГБУ "РГБ"	
Электронная библиотека диссертаций РГБ.	http://dvs.rsl.ru
Национальная электронная библиотека (НЭБ).	http://нэб.рф
НП НЭИКОН	
Некоммерческое партнерство "Национальный Электронно-Информационный Консорциум".	http://archive.neicon.ru
Научные полнотекстовые ресурсы издательства Springer (архив).	http://link.springer.com/
Научные полнотекстовые журналы издательства Taylor&Francis Group (архив).	http://www.tandfonline.com/
База данных GreenFile компании EBSCO.	http://www.greeninfoonline.com .
Внешнеэкономическое объединение "Академинторг"	
American Physical Society American Mathematical Society	http://publish.aps.org/ http://www.ams.org/mathscinet/index.html
ФГБУ "ГПНТБ России"	
База данных Web of Science (правообладатель - Thomson Reuters, с 03.10.2016 г. - Clarivate Analytics).	www.webofscience.com
База данных Scopus издательства Elsevier.	http://scopus.com
Springer Customer Service Center GmbH в научных и образовательных целях. Springer Nature	http://link.springer.com/ http://www.nature.com/
База данных компании EBSCO Publishing: БД CASC. БД MathSciNet via EBSCOhost .	http://search.ebscohost.com
Научные полнотекстовые журналы и книги издательства Elsevier.	http://www.sciencedirect.com http://www.elsevierscience.ru/products/science-direct
РФФИ	

8.МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

Эффективным способом развития творческих способностей студентов при изучении дисциплины является самостоятельная работа, которая нацелена на проработку студентами материала прошедших контактных занятий и подготовку к предстоящим занятиям.

Самостоятельная работа студентов проводится ими в соответствии с собственными возможностями. Можно, однако, рекомендовать групповое изучение материалов, обеспечивающее совместную работу нескольких студентов, что положительно влияет на качество проработки программы курса.

В то же время высокая степень усвоения изучаемой дисциплины достигается при постоянной работе студентов над текущим материалом. В этой связи желательна проработка лекционного материала в день его прочтения, что позволяет, во-первых, оперативно (на следующей лекции) снимать возникающие вопросы и, во-вторых, создавать багаж знаний по дисциплине задолго до промежуточной аттестации.

При подготовке к практическим занятиям также необходима проработка лекционного материала. Это позволит осознанно работать с предлагаемым материалом преподавателем на практическом занятии, а, следовательно, закладывать базу методик и приемов при решении практических задач.

При изучении материала необходимо делать акцент не на зазубривании материала, а на понимании его физической сути, что развивает мышление и позволяет понять методологию изучаемой дисциплины.

9. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ

Дисциплина ориентирована на применение компьютерной техники, ресурсов информационно-телекоммуникационной сети «Интернет», электронной библиотеки МАИ для поиска, сбора, хранения, обработки и представления информации.

Программное обеспечение, Интернет-ресурсы, электронные библиотечные системы:

Программное обеспечение:

1. ОС Microsoft Windows 7 Prof.;
2. ОС OpenSUSE 12.1;
3. Assembler.

Интернет-ресурсы:

<http://znanium.com>

<http://intuit.ru>

10. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

1. Лекционные занятия

Комплект электронных презентаций/слайдов.

Аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук).

2. Лабораторные работы.

Компьютерная лаборатория.

Презентационная техника (проектор, экран, компьютер/ноутбук).

Пакеты ПО общего назначения (текстовые редакторы, графические редакторы).

Операционные системы семейств Windows, Linux. Assembler.

3. Практические занятия (не предусмотрены).

Аннотация рабочей программы

Дисциплина Микропроцессорные средства является частью Блока 1 Дисциплины дисциплин подготовки студентов по направлению подготовки 09.03.01 Информатика и вычислительная техника. Дисциплина реализуется на Ступино факультете «Московский авиационного института (национального исследовательского университета)» кафедрой (кафедрами) МСИИТ.

Дисциплина нацелена на формирование следующих компетенций: .

Содержание дисциплины охватывает круг вопросов, связанных с: изучением студентами основных принципов построения, техническим и программным обеспечением микропроцессоров и микропроцессорных систем, методологией их применения в различных устройствах обработки, контрольно измерительной аппаратуре, аппаратах защиты.

В процессе изучения дисциплины студент должен усвоить особенности архитектуры и программного обеспечения микропроцессоров и микроконтроллеров, изучить типовые микропроцессорные комплекты. Для достижения поставленной цели при изучении дисциплины решаются следующие задачи:

- ознакомить студентов с основными видами микропроцессоров;
- изучить основные условия эксплуатации микропроцессорных систем;
- получить навыки практического применения разработанных алгоритмов для простых электромеханических систем.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: Лекция, Лабораторная работа.

Программой дисциплины предусмотрены следующие виды контроля: промежуточная аттестация в форме Зачет с оценкой (4 семестр).

Общая трудоемкость освоения дисциплины составляет 6 зачетных единиц, 216 часов. Программой дисциплины предусмотрены лекционные (48 часов), практические (0 часов), лабораторные (48 часов) занятия и (120 часов) самостоятельной работы студента.

Прикрепленные файлы

Билеты Микропроцессорные средства.docx

Билет к зачету по дисциплине “Микропроцессорные средства”

№1

1. Определение МП. Классификация МП. Области применения.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№2

1. Определение МП. Основные характеристики. Обобщенная схема МПС.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№3

1. Структура типового МП. Обработка информации в МП. Цикл управления фон Неймана.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№4

1. Логическая структура МП с развитой архитектурой.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№5

1. МП с жестким и микропрограммным управлением.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№6

1. Виды запросов на прерывания и способы их обслуживания.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№7

1. Архитектура МП. Типы архитектур МП. Архитектура 8- и 16-разрядных МП.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№8*

1. Обмен информацией с внешней средой. Принцип квитирования.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№9*

1. Система команд МП. Типы и форматы команд. Способы адресации памяти.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№10*

1. Система памяти МПС. Состав и основные характеристики.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№11

1. ОЗУ. Характеристика основных типов ОЗУ.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№12

1. ПЗУ. Основные характеристики микросхем ПЗУ.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№13

1. Буферная память. Стековая память. Надежность ЗУ.
2. Практическое задание.

Билет к зачету по дисциплине “Микропроцессорные средства”

№14

1. Понятие унифицированного интерфейса. Интерфейс с изолированной и с общей шиной.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№15*

1. Программная модель контроллера ввода/вывода. Параллельный и последовательный форматы данных.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№16*

1. Контроллер последовательной синхронной передачи.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№17*

1. Контроллер последовательной асинхронной передачи.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№18*

1. Интерфейс параллельного ввода.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№19*

1. Методы и средства управления вводом/выводом данных. Программно-управляемая передача данных.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№20*

1. Обмен в режиме прерывания. Программные и аппаратные средства, обеспечивающие обмен в режиме прерывания.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№21*

1. Обмен в режиме ПДП. Виды, характеристика.

2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№22*

1. Однокристальные микроЭВМ фирм Intel, Motorola, Texas Instrument, Z8. PIC – контроллеры.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№23*

1. Программное обеспечение МПС. Подготовка программ к вводу. Трансляторы, основные виды, их характеристика.
2. Практическое задание.

*Билет к зачету по дисциплине “Микропроцессорные средства”
№24*

1. Проектирование МПС. Уровни представления МПС. Отладка. Характеристика этапов проектирования МПС.
2. Практическое задание.
